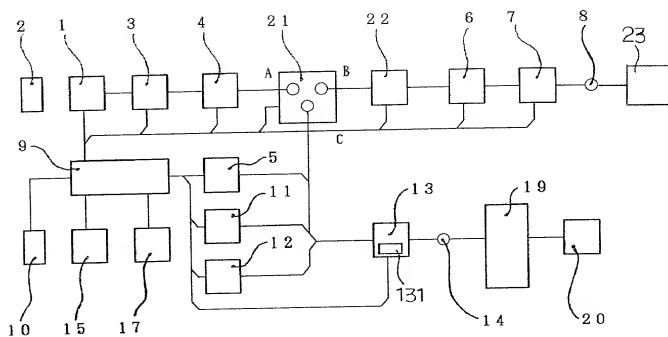
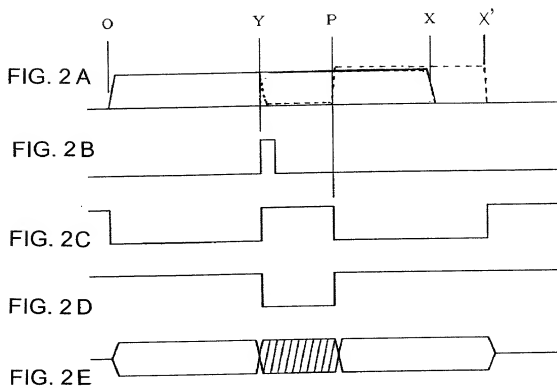
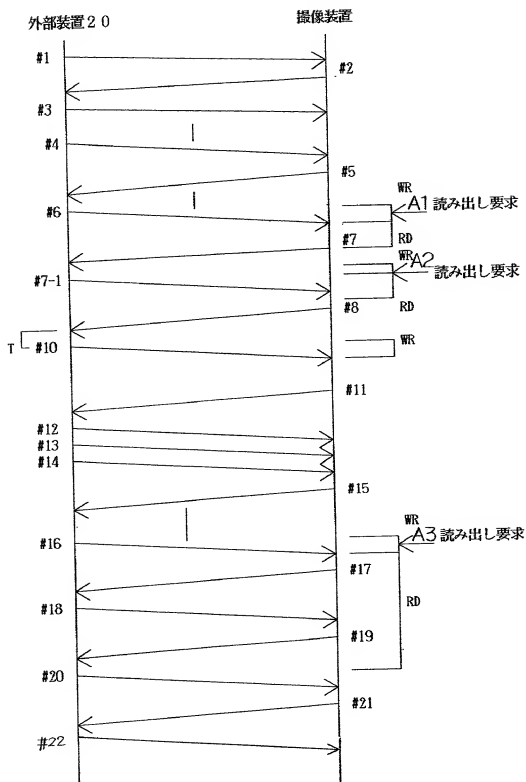


FIG. 1



- 1:撮像素子 2:レンズ 3:処理部 4:A/D 5:メモリ 6:プロセス回路
 7:D/A 8:端子 9:制御回路 10:フリーズ/スロー 切換スイッチ
 11:符号化/復号化回路 12:メモリ 13:外部インターフェイス回路
 14:端子 15:記録スイッチ 17:再生スイッチ 19:通信媒体
 20:外部装置 21:スイッチ 22:表示用メモリ 23:表示装置 131:メモリ



[illegible]

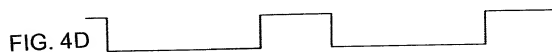
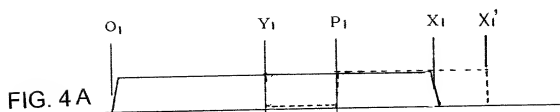


FIG. 5

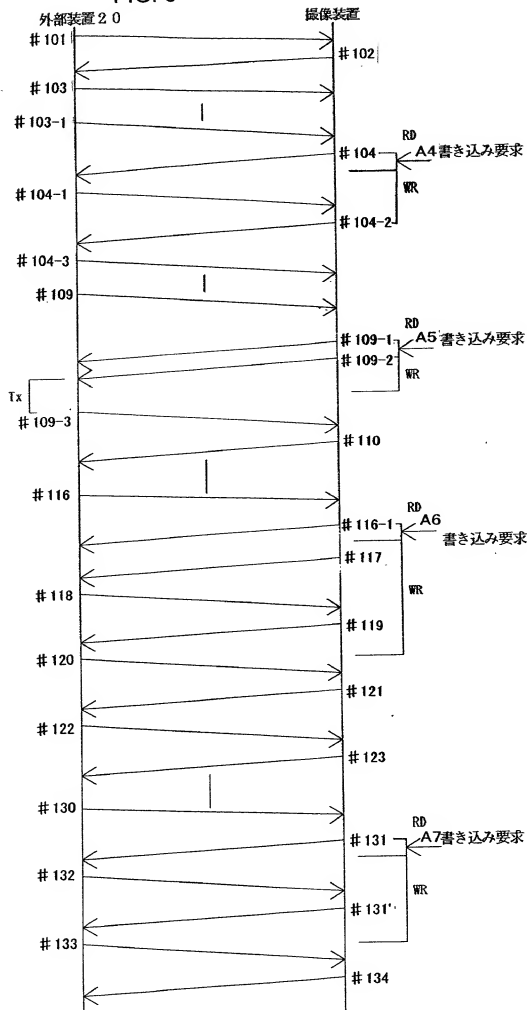




FIG. 7

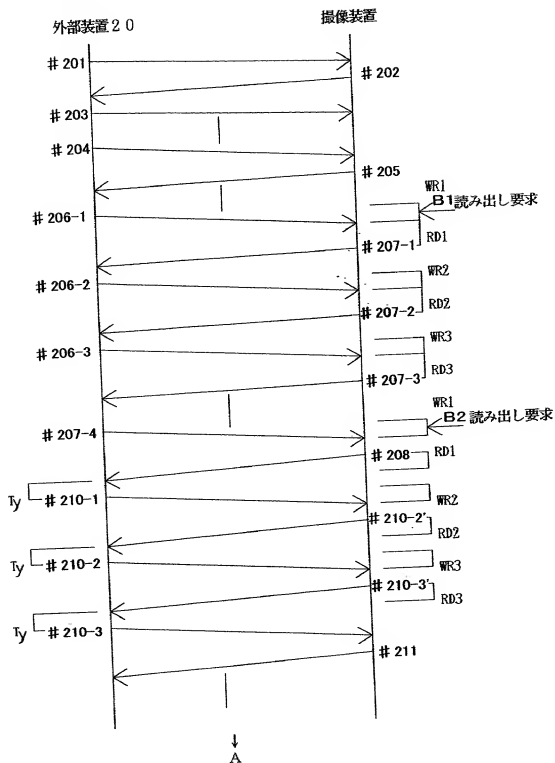
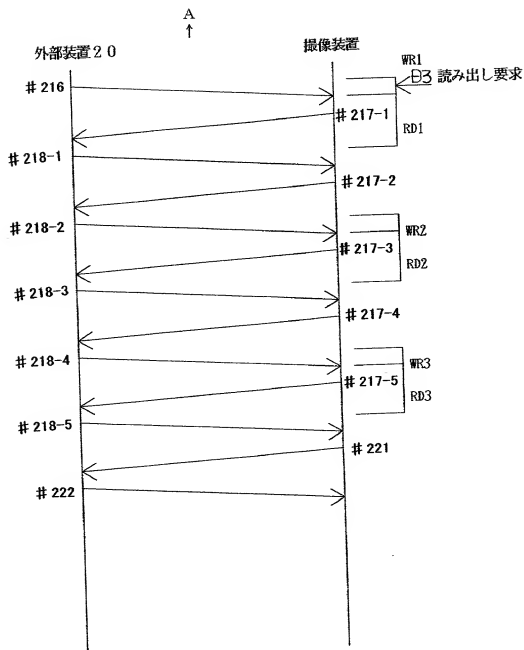


FIG. 8



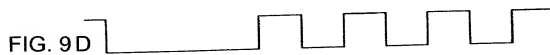
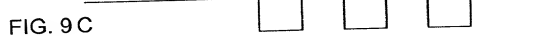
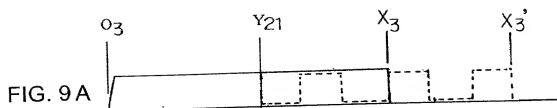
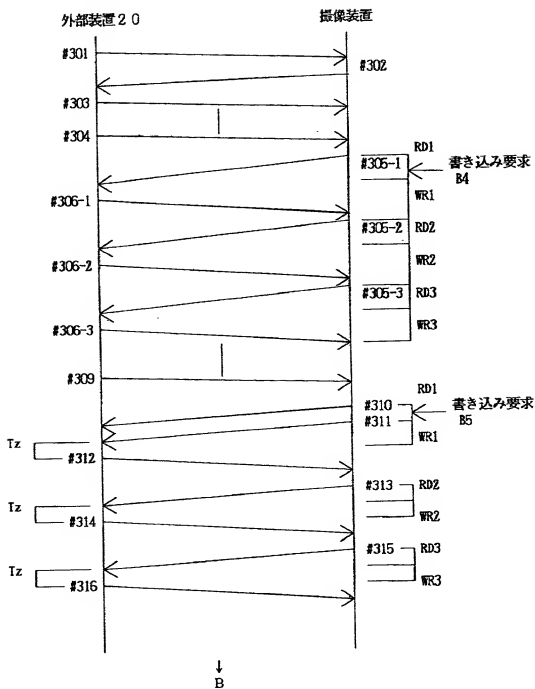
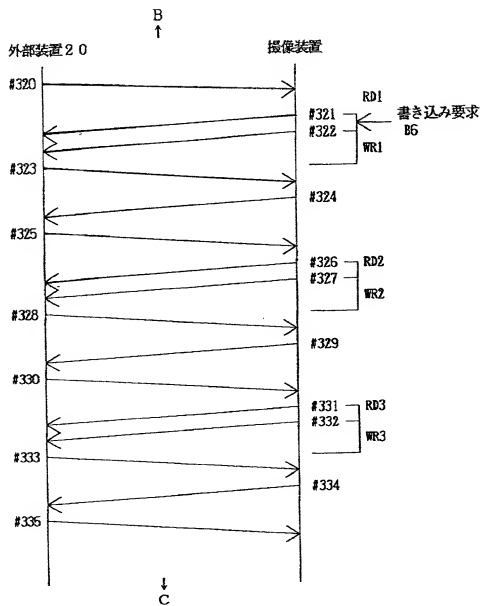


FIG. 10



THE UNIVERSITY OF CHICAGO



THE NEW YORK PUBLIC LIBRARY
ASTOR LENOX TILDEN FOUNDATIONS
455 FIFTH AVENUE, NEW YORK 17, N.Y.

